

## config\_320

```
//  
// Configuration mask 定義  
//  
  
// Config Register: CONFIG  
#define CONFIG 0x2007  
// 発振器の選択ビット  
#define FOSC_INTOSC 0xFFFFE // 内部発振でCLKIN機能は動かない  
#define FOSC_EC 0xFFFF // CLKIN機能による外部クロック入力  
// ブラウンアウトリセット機能を有効にする  
#define BOREN_ON 0xFFFF // ブラウンアウトリセット機能を有効  
#define BOREN_NSLEEP 0xFFFFD // 動作中はブラウンアウトリセット機能、SLEEP中は無効  
#define BOREN_SBODEN 0xFFFFB // ブラウンアウトリセット機能はBORCONレジスタのSBODENビ  
// ットで指定される  
#define BOREN_OFF 0xFFFF9 // ブラウンアウトリセット機能は無効  
// ウォッチドッグタイマー設定  
#define WDTE_ON 0xFFFF // ウォッチドッグタイマーが有効  
#define WDTE_NSLEEP 0xFFFF7 // 通常動作でウォッチドッグタイマーが有効、SLEEPは無効  
#define WDTE_SWDTEN 0xFFFFE // WDTCONレジスタにあるSWDTENビットの指定による  
#define WDTE_OFF 0xFFFFE7 // ウォッチドッグタイマーは無効  
// パワーアップ時タイマーの設定  
#define PWRTE_OFF 0xFFFF // パワーアップ時タイマーは無効  
#define PWRTE_ON 0xFFFFD // パワーアップ時タイマーは有効  
// MCLR端子信号機能設定  
#define MCLRE_ON 0xFFFF // MCLR端子はMCLR信号で操作  
#define MCLRE_OFF 0xFFFFB // MCLR端子は入力になり、MCLR信号は内部でVDDにつなぐ  
// コードメモリの保護ビット  
#define CP_OFF 0xFFFF // プログラム用コードメモリの保護しない  
#define CP_ON 0xFFFF7 // プログラム用コードメモリの保護  
// 低電圧プログラム動作する  
#define LVP_ON 0xFFFF // 低電圧プログラミングを行う  
#define LVP_OFF 0xFFFFE // プログラム時にはMCLR/VPP端子に高電圧をかける  
// ブラウンアウトリセット機能選択
```

```

config_320
#define LPBOR_ON          0xFFFF // BORを選択する
#define LPBOR_OFF        0xFDFF // BORは使用しない
// ブラウンアウトリセット電圧の選択
#define BORV_24          0xFFFF // ブラウンアウトリセット電圧 (VBOR) は2.4 Vとする
#define BORV_27          0xFBFF // ブラウンアウトリセット電圧 (VBOR) は2.7 Vとする
// フラッシュメモリの自己書き込み保護
#define WRT_OFF          0xFFFF // 書き込み保護はしない
#define WRT_BOOT         0xF7FF // 000hから03Fhは書き込み保護、040hから0FFhはPMCON制御で変更可能
#define WRT_HALF         0xEFFF // 000hから07Fhは書き込み保護、080hから0FFhはPMCON制御で変更可能
#define WRT_ALL          0xE7FF // 000hから0FFhは書き込み保護、PMCON制御で変更可能なアドレスは無い

```